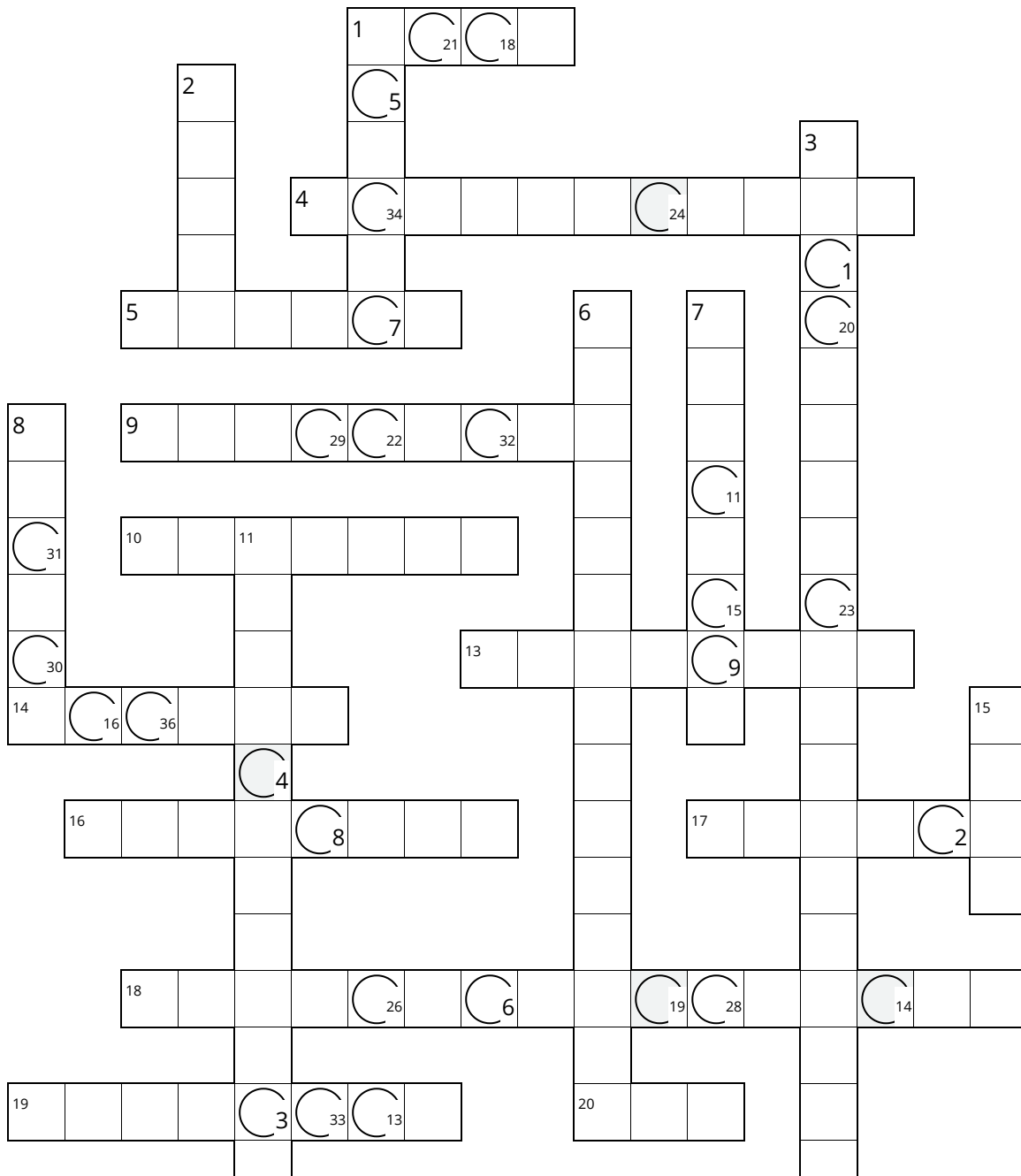


Diagram illustrating the bus structure, showing 36 bits arranged in two rows of 18 bits each. The bits are numbered 1 through 36.



Angaben zu den Urhebern und Lizenzbedingungen der einzelnen Bestandteile dieses Dokuments finden Sie unter <https://www.tutary.de/entdecken/dokument/jochen-schweizer>