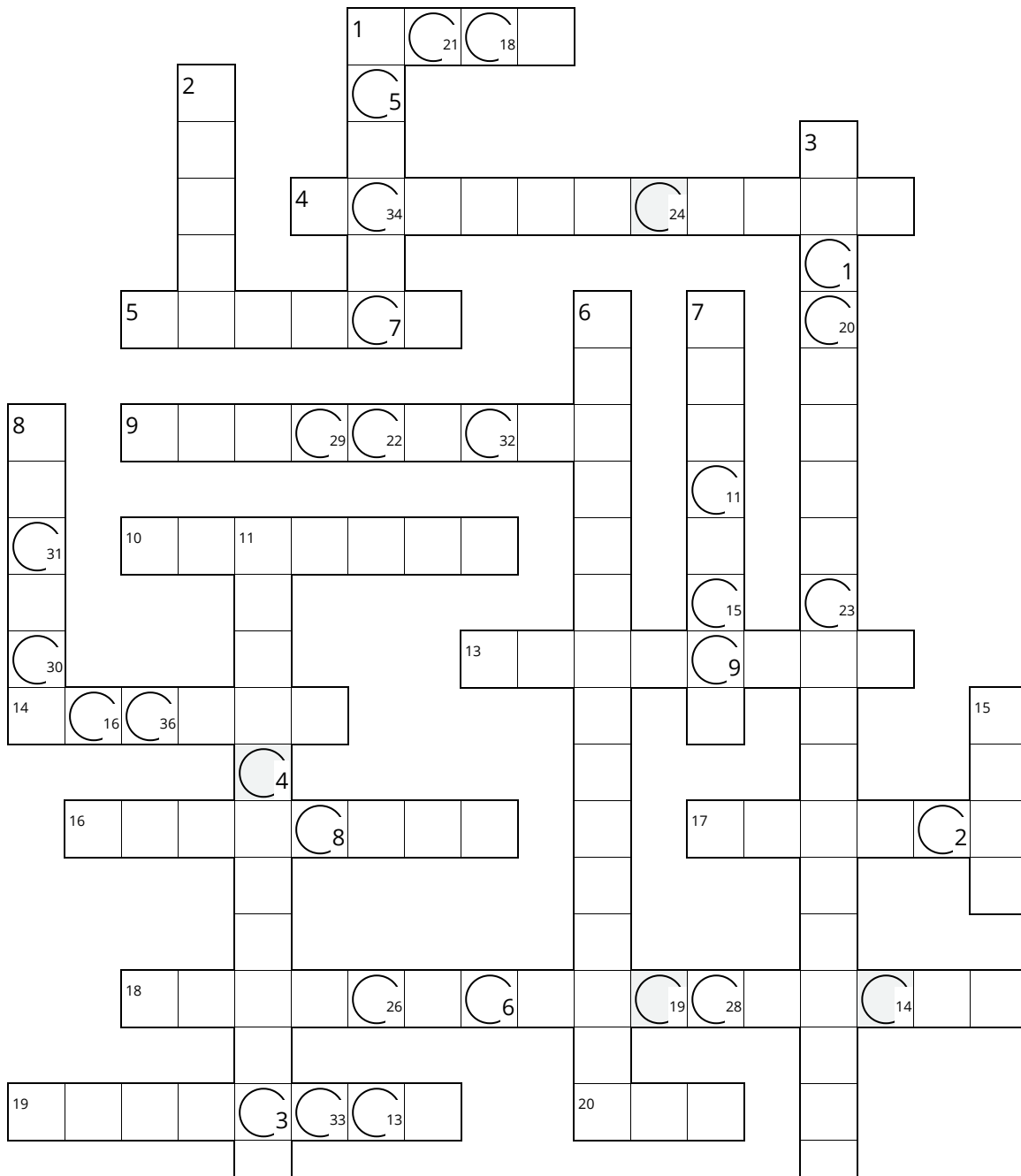


Diagram illustrating the 36-bit bus structure, divided into two rows of 18 bits each:

- Top row: 1, 2, 3, 5, 6, 7, 8, 9, 10, 11, 12, 13, 15, 16, 17, 18
- Bottom row: 20, 21, 22, 23, 25, 26, 27, 28, 29, 30, 31, 32, 33, 34, 35, 36



Angaben zu den Urhebern und Lizenzbedingungen der einzelnen Bestandteile dieses Dokuments finden Sie unter <https://www.tutary.de/entdecken/dokument/jochen-schweizer>